



Carrera del Personal de Apoyo Profesional para el diseño de circuitos electrónicos

Unidad de Gestión: **CENTRO CIENTIFICO TECNOLOGICO CONICET - LA PLATA**

Unidad Ejecutora / CIT: **IFLP**

Título de proyecto: **Búsqueda de Nueva Física**

Cargo a solicitar: **Profesional**

Comité evaluador: **IFLP**

Fecha de apertura del concurso: **03-08-2018**

Fecha de cierre del concurso: **24-08-2018**

Descripción de las actividades a realizar - Tareas específicas:

- Colaborar con la instalación del laboratorio de electrónica de altas energías del IFLP
- Colaborar en la integración de los sistemas desarrollados en el IFLP
- Diseñar y testear sistemas y prototipos basados en FPGAs con readout de alta frecuencia con links ópticos de 12.4GB/s o más.
- Diseñar PCB multicapa para altas frecuencias de operación
- Realizar la modificación e implementación de firmwares para FPGAs de alto desempeño (orden de un millón de puertas programables).
- Desarrollar, mantener e implementar algoritmos de procesamiento rápido de señales en VHDL.
- Desarrollar, mantener y transferir la experticia en la operación de sofisticadas pruebas de concepto.
- Realizar la construcción de prototipos de módulos del sistema hardware de disparo para detectores de altas energías en el grupo del IFLP
- Interactuar con los desarrolladores de software en-línea para la mejora de la adquisición/selección de datos.
- Gestionar el envío y recepción de equipamiento y componentes electrónicos entre el IFLP y otros laboratorios-nacionales e internacionales- de acuerdo a las formalidades pertinentes.
- Coordinar tareas periódicas de mantenimiento, reparación y/o reemplazo del equipo existente.
- Gestionar la compra de equipos e insumos para el laboratorio.
- Brindar asistencia a usuarios para facilitar resultados eficientes y de alta calidad.
- Redactar informes técnicos.
- Realizar la evaluación para incorporación de nuevas metodologías
- Brindar capacitaciones en el área de su desempeño
- Realizar las tareas de acuerdo a las normas de seguridad y bioseguridad establecidas por el IFLP



16220160300014CO

Requisitos:

- Ser argentino nativo, o naturalizado.
- El cargo a cubrir se encuadra en el régimen establecido por Ley 20.464 para el Personal de Apoyo a la Investigación Y Desarrollo de CONICET.
- Los interesados deben cumplir con los requisitos establecidos en la Ley Marco de Regulación Público Nacional, Ley 25164 Y su Dec. de Empleo Reglamentario N°1421/02.
- Graduado universitario con título de grado en Ingeniería Electrónica, preferentemente con título de Doctor en Ingeniería.
- Conocimiento y experiencia en las siguientes técnicas: programación de FPGAs, diseño de PCBs multicapa, software específico (Cadence Allegro, Vivado, etc).
- Acreditar experiencia previa en tareas de laboratorios afines.
- Manejo de plataformas y lenguajes usados por la comunidad de física de altas energías (ROOT, C++, Python, etc), análisis estadístico, ajuste de modelos, tratamiento de datos e imágenes y su representación gráfica.
- Muy buen manejo oral y de lecto-escritura de inglés.
- Disponibilidad para realizar cursos de formación y perfeccionamiento en las temáticas.
- Buena disposición para el trabajo en equipo.
- Disponibilidad para realizar estadias de trabajo dentro del país y en el exterior.
- Capacidad de transmisión de conocimientos.
- Proactividad.
- Desempeñar sus tareas con Dedicación Exclusiva.

Detalle de Equipos a utilizar para el presente cargo:

Observaciones:

Este concurso se realizará a través del Sistema Integral de gestión y Evaluación (SIGEVA) mediante la intranet del CONICET. Ver Instructivo para Ingresos CPA por SIGEVA en el apartado "descargas" (menú de la derecha de la página web)

Lugar de presentación:

Por correo postal o personalmente: Mesa de Entrada del CCT-CONICET - LA PLATA en sobre dirigido al Comité de Selección, Concurso Personal de Apoyo. Dirección: CALLE 8 1467 (CP 1900), de lunes a viernes de 9:00 a 13:00 hs.



16220160300014CO